

Synthèse des caractéristiques d'Altium Designer

		Soft Design	Custom Board Front-End Design	Custom Board Implementation
Plate-forme DXP	Plate-forme logicielle, qui contient l'interface graphique pour l'édition et la visualisation de tous les documents compatibles, la pré-visualisation des documents de conception, la gestion des versions, la compilation des documents de conception, la gestion de fichiers, l'interface de contrôle de version et les applications du script	✓	✓	✓
Schémas – Afficheur	Permet d'ouvrir, d'afficher et d'imprimer les documents schématiques et les bibliothèques	✓	✓	✓
PCB – Afficheur	Permet d'ouvrir, d'afficher et d'imprimer les documents de sortie du circuit imprimé, et d'afficher et de manipuler la modélisation en 3D du PCB.	✓	✓	✓
Fichier de FAO – Afficheur	Permet d'ouvrir et d'importer les fichiers de FAO et les fichiers mécaniques	✓	✓	✓
Schémas – Soft Design Editeur	Toutes les applications pour la saisie de schéma et des bibliothèques (sauf dans un projet PCB and les documents non attachés à un projet), génération des netlists	✓	✓	✓
Simulation – VHDL	Moteur de simulation VHDL, débogueur et afficheur des courbes des signaux ,supportant les simulateurs ModelSim et Active-HDL	✓	✓	✓
Prise en charge de la NanoBoard	Toute une gamme de cartes-filles et FPGA cibles auto-configurées et permutables (proposées par tous constructeurs de FPGA) sont prises en charge, de même que des cartes périphériques plug-in qui assurent une flexibilité complète de l'architecture système, Mesure de la consommation pour les conceptions FPGA	✓	✓	✓
Conception FPGA	Conception des FPGA en langage C, OpenBus, saisie de schémas, synthèse VHDL et Verilog, composant périphérique custom avec l'interface Wishbone	✓	✓	✓
Cœurs de processeurs FPGA	Prise en charge d'une gamme de processeurs "soft" 32 bits destinés à être utilisés dans une conception FPGA : TSK3000A, Xilinx MicroBlaze®, Altera Nios II®, Actel CoreMP7®. Prend également en charge le processeur discret PowerPC (PPC405A), immergé dans le Xilinx Virtex II Pro®, ainsi que plusieurs microcontrôleurs 8 bits existants (TSK51, TSK52, TSK80 et TSK165)	✓	✓	✓
Outils enfouis pour cœurs de processeurs	Chaîne complète de développement logiciel - compilateur C / C++ / assembleur / débogueur de sources / profileur pour chaque processeur 32 bits pris en charge, générateur de driver logiciels pour faciliter la conception d'une application embarquée	✓	✓	✓
Les instruments de mesures embarquées pour la conception FPGA	Instruments de mesure pré-synthétisés pour les FPGA, notamment instrument à interface personnalisée, émulateur de terminal, E/S numériques, commutateur de crosspoint, analyseur logique, générateur et compteur de fréquences et tableau de bord de terrain (Field Dashboard) pour l'accès distant	✓	✓	✓
Prise en charge JTAG des composants logiciels	Connexion « en live » à des composants logiciels tels que les instruments virtuels et les processeurs embarqués dans un FPGA	✓	✓	✓
Prise en charge JTAG des composants matériels	Surveillance interactive de l'état des broches de n'importe quel composant JTAG	✓	✓	✓
Les propriétés Intellectuelles (IP) pour la réutilisation	Capable d'importer les IP cores des tiers parties, de développer et de ré-utiliser des bibliothèques des IP	✓	✓	✓
Import/export	Capable d'importer et/ou d'exporter les conceptions et les bibliothèques d'Orcad, d'Allegro, de PADS, de DxDesigner, de Cadstar, de P-CAD, de CircuitMaker, de Protel et bien d'autres		✓	✓

Synthèse des caractéristiques d'Altium Designer

		Soft Design	Custom Board Front-End Design	Custom Board Implementation
Schémas – Editeur	Toutes les applications pour l'éditeur de schéma et des bibliothèques, génération des netlists		✓	✓
Gestion de bibliothèques	Gestion unifiée des bibliothèques basée sur une sauvegarde de données unique pour l'ensemble des modèles de composants et des données liées telles que modèles 3D, pages de données et liens vers les fournisseurs. Point de contact unique pour le contrôle de version et les systèmes externes de gestion de projets		✓	✓
Simulation – Signaux mixtes	Simulation mixte SPICE 3F5/XSPICE (avec compatibilité PSpice®)		✓	✓
Intégrité du signal – Niveau schématique	L'analyse de l'intégrité du signal pré-routage, incluant tous les outils d'analyses, et utilise les paramètres par défaut du PCB		✓	✓
PCB – Définition de circuit imprimé & règles	Permet de placer/d'éditer les objets sur les couches mécaniques, règles de conception pour la conception high-speed, pile de couches définissable par l'utilisateur, transfert de conception à partir des schémas, positionnement des composants, vérification en temps réel des règles de fabrication		✓	✓
CAM File – Importer (Gerber, ODB++)	Import CAM and mechanical files		✓	✓
PCB – Environnement de conception PCB 3D	La visualisation 3D donne une vue réaliste à la volée, comprend la prise en charge MCAD-ECAD avec lien direct vers les modèles STEP et la vérification temps réel des espacements, l'affichage des configurations pour 2D et 3D, projection orthographique, mappage de texture pour les modèles 2D et 3D			✓
PCB – Routage Interactif	Prend en charge le presse-papiers d'images, permet de placer/éditer des objets sur les couches électriques, de créer des empreintes, de placer à partir de la bibliothèque ; comprend des Assistants d'Importation			✓
PCB – Routage Interactif	Routage interactif (modes Push and Shove, Hugging et Auto-Complete), paires différentielles, placement interactif/auto, permutation des broches/portes, évitement des obstacles pendant les opérations de déplacement			✓
Routage automatique topologique	Routage automatique topologique avec prise en charge totale des couches, objets et règles de conception, routage automatique des fichiers de PCB			✓
Intégrité du signal – Niveau du routage	L'analyse de l'intégrité du signal post placement–routage, comportant l'analyse de réflexion et de diaphonie, incluant le routage du PCB			✓
PCB – Fichier de fabrication Sorties	La publication vers plusieurs sorties permet de consolider plusieurs sorties vers un seul type de support pour une meilleure gestion des données. Publication vers PDF, impression ou web avec une vue contrôlée de l'historique et des dépendances d'un projet ; génération de fichiers Gerber, NC Drill, ODB++ et STEP			✓
Fichier de FAO - Editeur (Gerber, ODB++)	Panélisation, définition des plans de perçage, vérification des règles de conception, génération des fichiers de fabrication et de mécanique			✓

Altium Designer dispose des options en licence qui vous permettent d'optimiser vos choix et les rendre flexibles. Que vous soyez impliqués dans un gros projet, ou consultant technique, Altium Designer vous apporte toutes les solutions dans l'innovation, afin que vous soyez compétitifs, pour concevoir des produits révolutionnaires

La licence "Custom Board Implementation" permet aux développeurs de concevoir un produit en partant de l'idée jusqu'à la phase de la fabrication, dans un seul environnement, rassemblant le développement matériel, logiciel, et celui des logiques programmables FPGA. Pour la personne qui ne fait que la saisie de schéma, il suffit de choisir la licence « Custom Board Front-End ». La licence « Soft Design » livrée avec les cartes de prototypage rapide « NanoBoard » d'Altium vous permet d'avoir une solution complète pour la conception de votre logique programmable.

La licence "Soft Design" est livrée uniquement avec l'achat d'une carte de prototypage rapide "NanoBoard". Un Altium Designer muni d'une licence « Custom Board Front-End » ou « Custom Board Implementation », peut aussi s'utiliser les NanoBoard