

# Synthèse des caractéristiques d'Altium Designer

		Soft Design	Custom Board Front-End Design	Custom Board Implementation
Plate-forme DXP	Plate-forme logicielle, qui contient l'interface graphique pour l'édition et la visualisation de tous les documents compatibles, la pré-visualisation des documents de conception, la gestion des versions, la compilation des documents de conception, la gestion de fichiers, l'interface de contrôle de version et les applications du script	✓	✓	✓
Schémas – Afficheur	Permet d'ouvrir, d'afficher et d'imprimer les documents schématiques et les bibliothèques	✓	✓	✓
PCB – Afficheur	Permet d'ouvrir, d'afficher et d'imprimer les documents de sortie du circuit imprimé, et d'afficher et de manipuler la modélisation en 3D du PCB.	✓	✓	✓
Fichier de FAO – Afficheur	Permet d'ouvrir et d'importer les fichiers de FAO et les fichiers mécaniques	✓	✓	✓
Schémas – Soft Design Editeur	Toutes les applications pour la saisie de schéma et des bibliothèques (sauf dans un projet PCB and les documents non attachés à un projet), génération des netlists	✓	✓	✓
Simulation – VHDL	Moteur de simulation VHDL, débogueur et afficheur des courbes des signaux ,supportant les simulateurs ModelSim et Active-HDL	✓	✓	✓
Prise en charge de la NanoBoard	Toute une gamme de cartes-filles et FPGA cibles auto-configurées et permutables (proposées par tous constructeurs de FPGA) sont prises en charge, de même que des cartes périphériques plug-in qui assurent une flexibilité complète de l'architecture système, Mesure de la consommation pour les conceptions FPGA	✓	✓	✓
Conception FPGA	Conception des FPGA en langage C, OpenBus, saisie de schémas, synthèse VHDL et Verilog, composant périphérique custom avec l'interface Wishbone	✓	✓	✓
Cœurs de processeurs FPGA	Prise en charge d'une gamme de processeurs "soft" 32 bits destinés à être utilisés dans une conception FPGA : TSK3000A, Xilinx MicroBlaze®, Altera Nios II®, Actel CoreMP7®. Prend également en charge le processeur discret PowerPC (PPC405A), immergé dans le Xilinx Virtex II Pro®, ainsi que plusieurs microcontrôleurs 8 bits existants (TSK51, TSK52, TSK80 et TSK165)	✓	✓	✓
Outils enfouis pour cœurs de processeurs	Chaîne complète de développement logiciel - compilateur C / C++ / assembleur / débogueur de sources / profileur pour chaque processeur 32 bits pris en charge, générateur de driver logiciels pour faciliter la conception d'une application embarquée	✓	✓	✓
Les instruments de mesures embarquées pour la conception FPGA	Instruments de mesure pré-synthétisés pour les FPGA, notamment instrument à interface personnalisée, émulateur de terminal, E/S numériques, commutateur de crosspoint, analyseur logique, générateur et compteur de fréquences et tableau de bord de terrain (Field Dashboard) pour l'accès distant	✓	✓	✓
Prise en charge JTAG des composants logiciels	Connexion « en live » à des composants logiciels tels que les instruments virtuels et les processeurs embarqués dans un FPGA	✓	✓	✓
Prise en charge JTAG des composants matériels	Surveillance interactive de l'état des broches de n'importe quel composant JTAG	✓	✓	✓
Les propriétés Intellectuelles (IP) pour la réutilisation	Capable d'importer les IP cores des tiers parties, de développer et de ré-utiliser des bibliothèques des IP	✓	✓	✓
Import/export	Capable d'importer et/ou d'exporter les conceptions et les bibliothèques d'Orcad, d'Allegro, de PADS, de DxDesigner, de Cadstar, de P-CAD, de CircuitMaker, de Protel et bien d'autres		✓	✓



2, Rue Galilée  
78280 GUYANCOURT  
Tél. 01.39.30.65.06  
Fax. 01.39.30.65.08  
[www.cadvision.fr](http://www.cadvision.fr)